

PCI8932 数据采集卡

硬件使用说明书



北京阿尔泰科技发展有限公司

产品研发部修订



目 录

目 录	1
第一章 功能概述	3
第一节、产品应用	3
第二节、AD 模拟量输入功能	3
第三节、DA 模拟量输出功能	3
第四节、DI 数字量输入功能	4
第五节、DO 数字量输出功能	4
第六节、定时计数功能	4
第七节、其他指标	4
第八节、板卡尺寸	4
第九节、产品安装核对表	4
第十节、安装指导	4
一、软件安装指导	4
二、硬件安装指导	5
第二章 元件布局图及简要说明	6
第一节、主要元件布局图	6
第二节、主要元件功能说明	6
一、信号输入输出连接器	6
二、电位器	6
三、跳线器	6
四、指示灯	7
五、物理 ID 拨码开关	7
第三章 信号输入输出连接器	9
第一节、信号输入输出连接器定义	9
第二节、DI 数字量信号输入连接器定义	10
第三节、DO 数字量信号输出连接器定义	10
第四章 跳线器设置	11
第一节、VOUT0 通道输出量程选择	11
第二节、VOUT1 道输出量程选择	11
第三节、VOUT2 道输出量程选择	11
第四节、VOUT3 道输出量程选择	11
第五章 各种信号的连接方式	12
第一节、AD 模拟量输入的信号连接方法	12
一、AD 单端输入连接方法	12
二、AD 双端输入连接方法	12
第二节、DA 模拟量输出的信号连接方法	13
第三节、DI 数字量输入的信号连接方法	13
第四节、DO 数字量输出的信号连接方法	13
第五节、定时/计数器信号的连接方法	14
第六章 数据格式、排放顺序及换算关系	15
第一节、AD 模拟量输入数据格式及码值换算	15
一、AD 双极性模拟量输入的数据格式	15
二、AD 单极性模拟量输入数据格式	15
第二节、AD 单通道与多通道采集时的数据排放顺序	15

第三节、DA 模拟量输出数据格式.....	16
一、DA 单极性输出时的数据格式.....	16
二、DA 双极性电压输出的数据格式.....	16
第七章 减法计数器功能.....	17
第八章 产品的应用注意事项、校准、保修.....	20
第一节、注意事项.....	20
第二节、AD 模拟量输入的校准.....	20
第三节、DA 模拟量输出的校准.....	20
第四节、DA 使用说明.....	20
第五节、保修.....	20
附录：PC8932 配接 PCI2319JD 端子板使用说明.....	21



第一章 功能概述

信息社会的发展，在很大程度上取决于信息与信号处理技术的先进性。数字信号处理技术的出现改变了信息与信号处理技术的整个面貌，而数据采集作为数字信号处理的必不可少的前期工作在整个数字系统中起到关键性、乃至决定性的作用，其应用已经深入到信号处理的各个领域。实时信号处理、数字图像处理等领域对高速度、高精度数据采集卡的需求越来越大。ISA 总线由于其传输速度的限制而逐渐被淘汰。我公司推出的 PCI8932 数据采集卡综合了国内外众多同类产品的优点，以其使用的便捷、稳定的性能、极高的性价比，获得多家试用客户的一致好评，是一款真正具有可比性的产品，也是您理想的选择。

第一节、产品应用

本卡是一种基于 PCI 总线的数据采集卡，可直接插在 IBM-PC/AT 或与之兼容的计算机内的任一 PCI 插槽中，构成实验室、产品质量检测中心等各种领域的数据采集、波形分析和处理系统。也可构成工业生产过程监控系统。它的主要应用场合为：

- ◆ 电子产品质量检测
- ◆ 信号采集
- ◆ 过程控制
- ◆ 伺服控制

第二节、AD 模拟量输入功能

- ◆ 转换器类型：AD7321
- ◆ 输入量程(InputRange): $\pm 10V$ 、 $\pm 5V$ 、 $\pm 2.5V$ 、 $0\sim 10V$
- ◆ 转换精度：13 位(Bit)，第 13 位为符号位
- ◆ 采样速率(Frequency): 芯片转换频率最大 500KS/s
说明：各通道实际采样速率 = 采样速率 / 采样通道数
分频公式：采样频率 = 主频 / 分频数，其中主频、分频位数不定
- ◆ 模拟输入通道总数：16 路单端，8 路双端
- ◆ 采样通道数：软件可选择，通过设置首通道(FirstChannel)和末通道(LastChannel)来实现的
说明：采样通道数 = LastChannel - FirstChannel + 1
- ◆ 通道切换方式：首末通道顺序切换
- ◆ AD 转换时间： $\leq 1.6\mu S$
- ◆ 程控放大器类型：默认为 AD8251，兼容 AD8250、AD8253
- ◆ 程控增益：1、2、4、8 倍(AD8251)或 1、2、5、10 倍(AD8250)或 1、10、100、1000 倍(AD8253)
- ◆ 模拟输入阻抗：10M Ω
- ◆ 放大器建立时间：785nS(0.001%)(max)
- ◆ 非线性误差： $\pm 3LSB$ (最大)
- ◆ 系统测量精度：0.1%
- ◆ 工作温度范围： $0^{\circ}C \sim +50^{\circ}C$
- ◆ 存储温度范围： $-20^{\circ}C \sim +70^{\circ}C$

第三节、DA 模拟量输出功能

- ◆ 转换器类型：AD5725A
- ◆ 输出量程： $0\sim 5V$ 、 $0\sim 10V$ 、 $\pm 5V$ 、 $\pm 10V$
- ◆ 转换精度：12 位(Bit)
- ◆ 建立时间：10 μS

- ◆ 通道数：4 路
- ◆ 非线性误差：±1LSB(最大)
- ◆ 输出误差(满量程)：±1LSB
- ◆ 工作温度范围：0℃ ~ +50℃
- ◆ 存储温度范围：-20℃ ~ +70℃

第四节、DI 数字量输入功能

- ◆ 通道数：16 路
- ◆ 电气标准：TTL 兼容
- ◆ 高电平的最低电压：2V
- ◆ 低电平的最低电压：0.8V

第五节、DO 数字量输出功能

- ◆ 通道数：16 路
- ◆ 电气标准：CMOS 兼容
- ◆ 高电平的最低电压：4.45V
- ◆ 低电平的最低电压：0.5V
- ◆ 上电输出：低电平

第六节、定时计数功能

- ◆ 计数器通道个数：3 个独立的计数器
- ◆ 计数器方式：减计数
- ◆ 计数器位数：24 位
- ◆ 计数方式：6 种计数方式软件可选
- ◆ 电气标准：TTL 电平

第七节、其他指标

- ◆ 板载时钟振荡器：40MHz

第八节、板卡尺寸

板卡尺寸：143.8mm(长) x 98mm(宽) x 16mm(高)

第九节、产品安装核对表

打开 PCI8932 板卡包装后，你将会发现如下物品：

- 1、 PCI8932 板卡一个
- 2、 ART 软件光盘一张，该光盘包括如下内容：
 - a) 本公司所有产品驱动程序，用户可在 PCI 目录下找到 PCI8932 驱动程序；
 - b) 用户手册（pdf 格式电子文档）；

第十节、安装指导

一、软件安装指导

在不同操作系统下安装 PCI8932 板卡的方法一致，在本公司提供的光盘中含有安装程序 Setup.exe，用户双击此安装程序按界面提示即可完成安装。



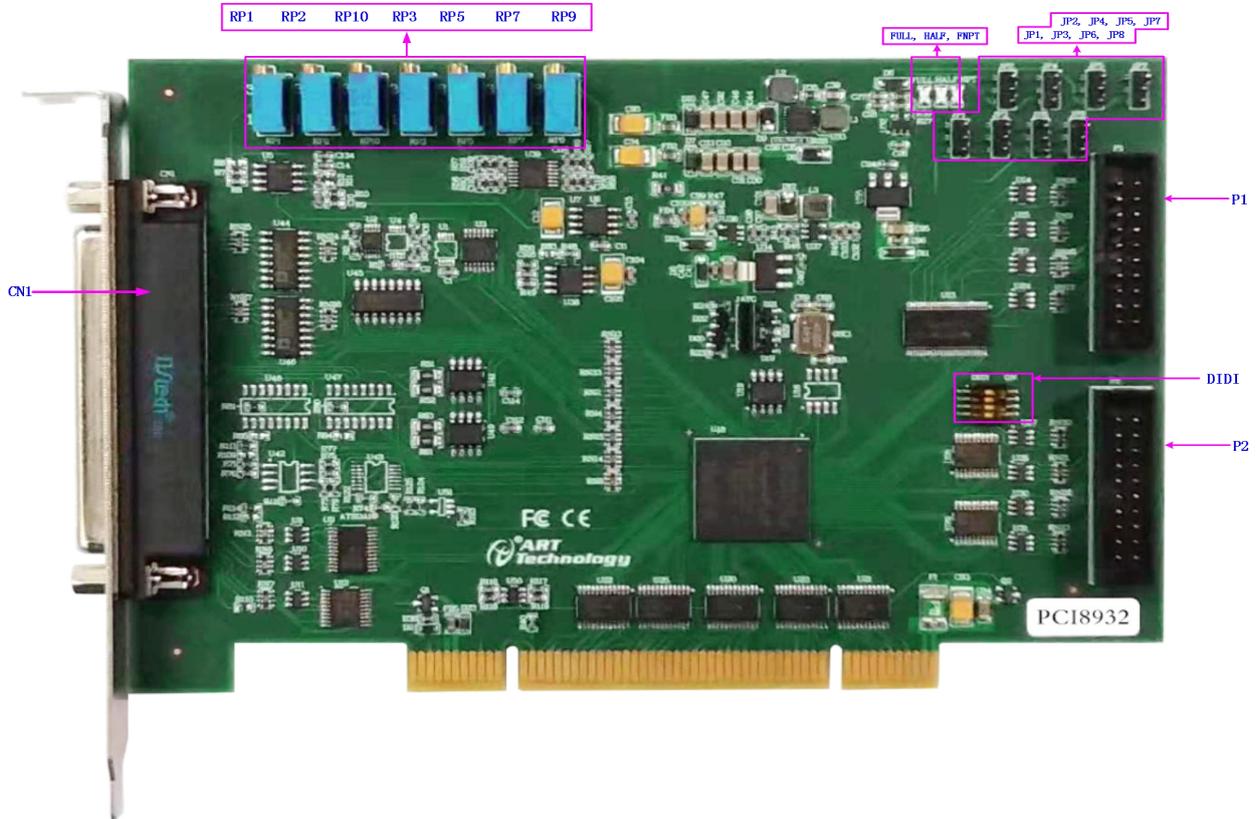
二、硬件安装指导

在硬件安装前首先关闭系统电源，待板卡固定后开机，开机后系统会自动弹出硬件安装向导，用户可选择系统自动安装或手动安装。

注意：不可带电插拔板卡。

第二章 元件布局图及简要说明

第一节、主要元件布局图



第二节、主要元件功能说明

请参考第一节中的布局图，了解下面各主要元件的大体功能。

一、信号输入输出连接器

CN1: 信号输入输出连接器

P1: 开关量输入信号端口

P2: 开关量输出信号端口

以上连接器的详细说明请参考《[信号输入输出连接器](#)》章节。

二、电位器

RP1: AD 模拟量信号零点调节电位器

RP2: AD 模拟量信号满度调节电位器

RP3: DA0 零点调节电位器

RP5: DA1 零点调节电位器

RP7: DA2 零点调节电位器

RP9: DA3 零点调节电位器

RP10: DA 满度调节电位器

以上电位器的详细说明请参考《[产品的应用注意事项、校准、保修](#)》章节。

三、跳线器

JP2、JP4: DA模拟量VOUT0输出量程设置



JP5、JP7：DA模拟量VOUT1输出量程设置

JP1、JP3：DA模拟量VOUT2输出量程设置

JP6、JP8：DA模拟量VOUT3输出量程设置

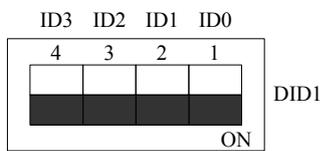
以上跳线器的详细说明请参考《跳线器设置》章节。

四、指示灯

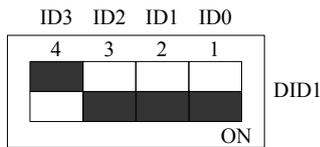
ADRead：AD工作状态灯

五、物理ID拨码开关

DID1：设置物理ID号，当PC机中安装的多块PCI8932时，可以用此拨码开关设置每一块板卡的物理ID号，这样使得用户很方便的在硬件配置和软件编程过程中区分和访问每块板卡。下面四位均以二进制表示，拨码开关拨向“ON”，表示“1”，拨向另一侧表示“0”。如下列图中所示：位置“ID3”为高位，“ID0”为低位，图中黑色的位置表示开关的位置。（出厂的测试软件通常使用逻辑ID号管理设备，此时物理ID拨码开关无效。若您想在同一个系统中同时使用多个相同设备时，请尽可能使用物理ID。关于逻辑ID与物理ID的区别请参考软件说明书《PCI8932S》的《设备对象管理函数原型说明》章节中“CreateDevice”和“CreateDeviceEx”函数说明部分）。



上图表示“1111”，则表示的物理ID号为15



上图表示“0111”，则代表的物理ID号为7



上图表示“0101”，则代表的物理ID号为5

下面以表格形式说明物理ID号的设置：

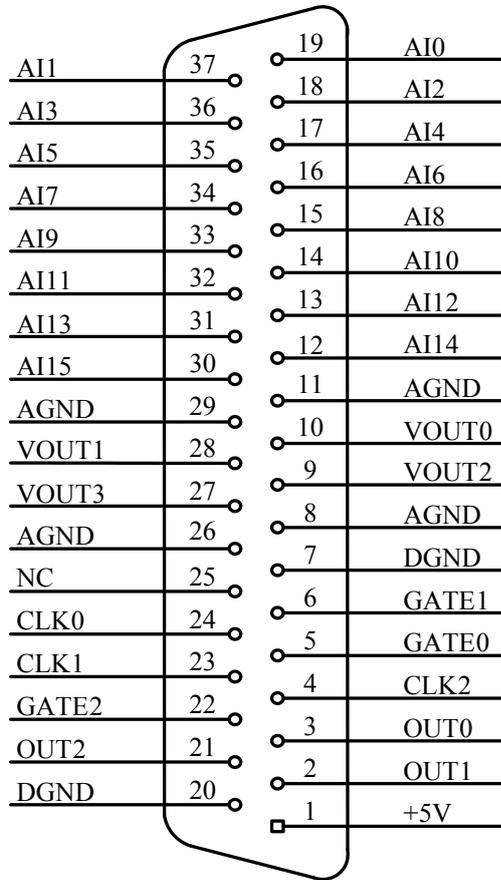
ID3	ID2	ID1	ID0	物理ID (Hex)	物理ID (Dec)
OFF (0)	OFF (0)	OFF (0)	OFF (0)	0	0
OFF (0)	OFF (0)	OFF (0)	ON (1)	1	1
OFF (0)	OFF (0)	ON (1)	OFF (0)	2	2
OFF (0)	OFF (0)	ON (1)	ON (1)	3	3
OFF (0)	ON (1)	OFF (0)	OFF (0)	4	4
OFF (0)	ON (1)	OFF (0)	ON (1)	5	5
OFF (0)	ON (1)	ON (1)	OFF (0)	6	6
OFF (0)	ON (1)	ON (1)	ON (1)	7	7
ON (1)	OFF (0)	OFF (0)	OFF (0)	8	8
ON (1)	OFF (0)	OFF (0)	ON (1)	9	9
ON (1)	OFF (0)	ON (1)	OFF (0)	A	10

ON (1)	OFF (0)	ON (1)	ON (1)	B	11
ON (1)	ON (1)	OFF (0)	OFF (0)	C	12
ON (1)	ON (1)	OFF (0)	ON (1)	D	13
ON (1)	ON (1)	ON (1)	OFF (0)	E	14
ON (1)	ON (1)	ON (1)	ON (1)	F	15

第三章 信号输入输出连接器

第一节、信号输入输出连接器定义

关于 37 芯 D 型插头 CN1 的管脚定义（图片形式）



关于 37 芯 D 型插头 CN1 的管脚定义（表格形式）

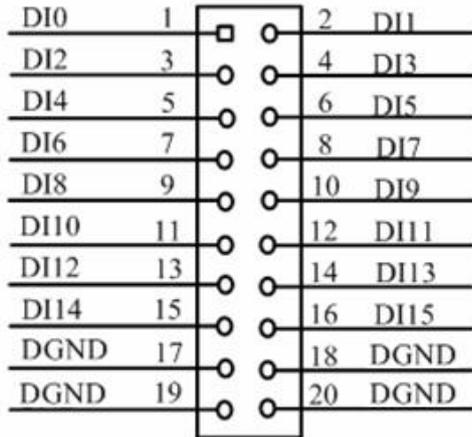
管脚信号名称	管脚特性	管脚功能定义	注释
AI0~AI15	Input	AD模拟量输入管脚，分别对应于16个模拟单端通道，当为双端时，其AI0~AI7分别与AI8~AI15构成信号输入的正负两端，即AI0~AI7接正端，AI8~AI15接负端。	
VOUT0~VOUT3	Output	DA模拟量输出管脚，分别对应4个模拟量输出通道	
AGND	GND	模拟信号地，当输入输出模拟信号时最好用它作为参考地	
DGND	GND	数字信号地，当输入输出数字信号时最好用它作为参考地	
CLK0~CLK2	Input	计数器的0~3的时钟输入，端口CLK0~CLK3经施密特反相器输入到计数器的时钟CLK0~CLK3	
GATE0~GATE2	Input	计数器的0~3门控开关，端口GATE0~GATE3经施密特反相器输入到计数器的门控GATE0~GATE3	
OUT0~OUT2	Output	计数器的0~3的输出，计数器0~3的OUT0~OUT3经施密特反相器后输出到端口OUT0~OUT3	
+5V	Output	正5伏电压输出	
NC		保留未用	

注明：

- (一)、关于AI0~AI15信号的输入连接方法请参考《[AD模拟量输入的信号连接方法](#)》章节；
- (二)、关于VOUT0~VOUT3信号的输出连接方法请参考《[DA模拟量输出的信号连接方法](#)》章节；
- (三)、OUT 0~OUT3、GATE0~GATE3和CLK0~CLK3的具体连接方法定义请参考《[定时/计数器信号的连接方法](#)》章节。

第二节、DI 数字量信号输入连接器定义

关于20芯插头P1的管脚定义(图片形式)



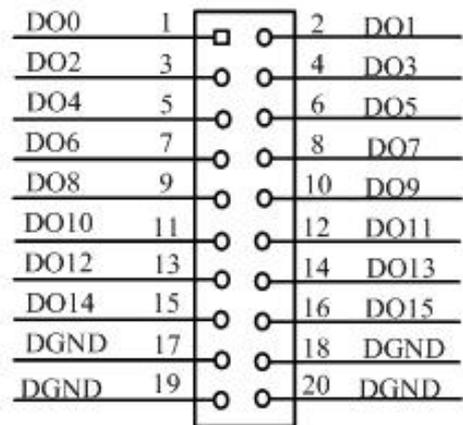
关于20芯插头P1的管脚定义(表格形式)

管脚信号名称	管脚特性	管脚功能定义
DI0~DI15	Input	数字量输入，其参考地请使用本端口上的DGND
DGND	GND	数字地

注明：关于DI数字量信号的输入连接方法请参考《[DI数字量输入的信号连接方法](#)》章节。

第三节、DO 数字量信号输出连接器定义

关于20芯插头P2的管脚定义(图片形式)



关于20芯插头P2的管脚定义(表格形式)

管脚信号名称	管脚特性	管脚功能定义
DO0~DO15	Output	数字量输出，其参考地请使用本端口上的DGND
DGND	GND	数字地

注明：关于DO数字量信号的输出连接方法请参考《[DO数字量输出的信号连接方法](#)》章节。

第四章 跳线器设置

第一节、VOUT0 通道输出量程选择

量程选择	JP2	JP4
0~5V		
0~10V		
±5V		
±10V		

第二节、VOUT1 道输出量程选择

量程选择	JP5	JP7
0~5V		
0~10V		
±5V		
±10V		

第三节、VOUT2 道输出量程选择

量程选择	JP1	JP3
0~5V		
0~10V		
±5V		
±10V		

第四节、VOUT3 道输出量程选择

量程选择	JP6	JP8
0~5V		
0~10V		
±5V		
±10V		

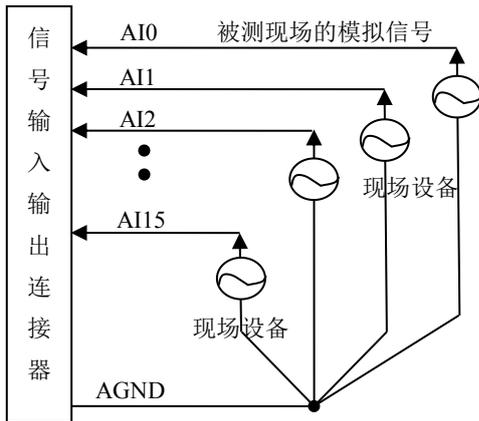
第五章 各种信号的连接方式

第一节、AD 模拟量输入的信号连接方法

一、AD单端输入连接方法

单端方式是指使用单个通路实现某个信号的输入，同时多个信号的参考地共用一个接地点。此种方式主要应用在干扰不大，通道数相对较多的场合。单端方式的实现另外需要借助相关跳线器的设置，请参考有关跳线设置章节。

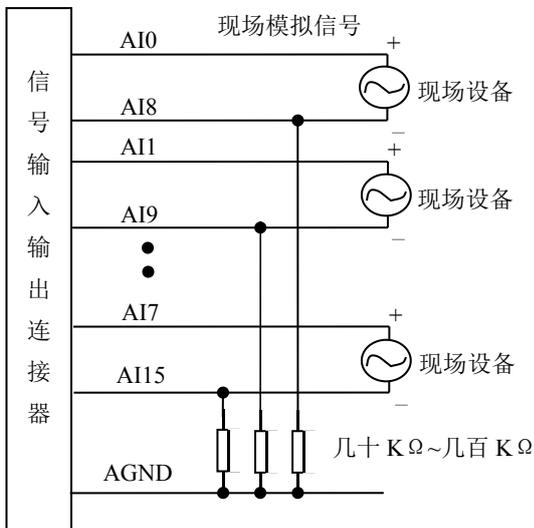
可按下图连接成模拟电压单端输入方式，16路模拟输入信号连接到AI0~AI15端，其公共地连接到AGND端。



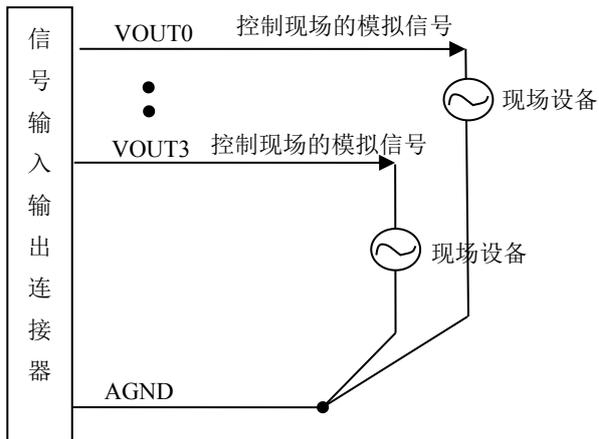
二、AD双端输入连接方法

双端输入方式是指使用正负两个通路实现某个信号的输入，该方式也叫差分输入方式。此种方式主要应用在干扰较大，通道数相对较少的场合。双单端方式的实现另外需要借助相关跳线器的设置，请参考有关跳线设置章节。

PCI8932板可按下图连接成模拟电压双端输入方式，可以有效抑制共模干扰信号，提高采集精度。16路模拟输入信号正端接到AI0~AI7端，其模拟输入信号负端接到AI8~AI15端，并在距离CN1插座近处，在AI8~AI15端分别与AGND端之间各接一只几十KΩ至几百KΩ的电阻（当现场信号源内阻小于100Ω时，该电阻应为现场信号源内阻的1000倍；当现场信号源内阻大于100Ω时，该电阻应为现场信号源内阻的2000倍），为仪表放大器输入电路提供偏置。

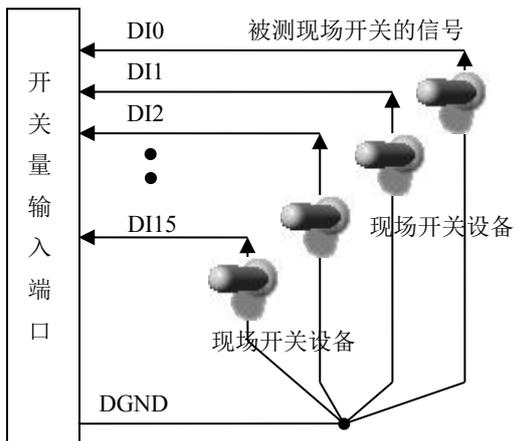


第二节、DA 模拟量输出的信号连接方法



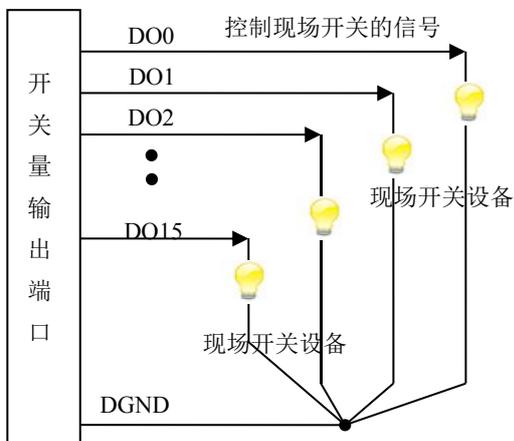
第三节、DI 数字量输入的信号连接方法

下图中的“开关量输入端口”的定义请参考《[DI 数字量信号输入连接器定义](#)》章节。

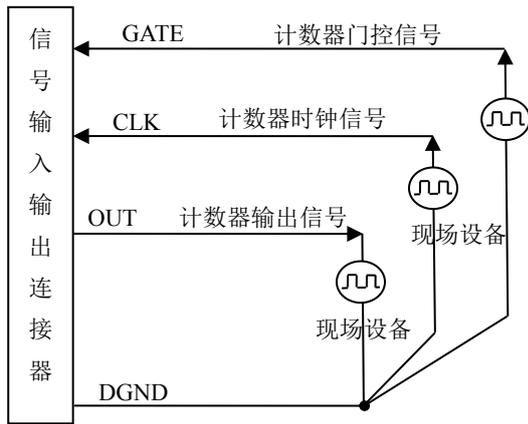


第四节、DO 数字量输出的信号连接方法

图中的“开关量输出端口”的定义请参考《[DO 数字量信号输出连接器定义](#)》章节。



第五节、定时/计数器信号的连接方法



第六章 数据格式、排放顺序及换算关系

第一节、AD 模拟量输入数据格式及码值换算

一、AD 双极性模拟量输入的数据格式

采用原码方式，如下表所示：

输入电压值	AD原始码(二进制)	AD原始码(十六进制)	AD原始码(十进制)
正满度	1 1111 1111 1111	1FFF	8191
正满度-1LSB	1 1111 1111 1110	1FFE	8190
中间值+1LSB	1 0000 0000 0001	1001	4097
中间值(零点)	1 0000 0000 0000	1000	4096
中间值-1LSB	0 1111 1111 1111	0FFF	4095
负满度+1LSB	0 0000 0000 0001	0001	1
负满度	0 0000 0000 0000	0000	0

注明：当输入量程为±10V、±5V、±2.5V时，即为双极性输入（输入信号允许在正负端范围变化），下面以标准 C（即 ANSI C）语法公式说明如何将原码数据换算成电压值：

±10V量程： $Volt = (20000.00/8192) * (ADBuffer[0] \&0x1FFF) - 10000.00;$

±5V 量程： $Volt = (10000.00/8192) * (ADBuffer[0] \&0x1FFF) - 5000.00;$

±2.5V 量程： $Volt = (5000.00/8192)*(ADBuffer[0]\&0x1FFF) -2500.00;$

二、AD 单极性模拟量输入数据格式

采用原码方式，如下表所示：

输入电压值	AD原始码(二进制)	AD原始码(十六进制)	AD原始码(十进制)
正满度	1 1111 1111 1111	1FFF	8191
正满度-1LSB	1 1111 1111 1110	1FFE	8190
中间值+1LSB	1 0000 0000 0001	1001	4097
中间值	1 0000 0000 0000	1000	4096
中间值-1LSB	0 1111 1111 1111	0FFF	4095
零点+1LSB	0 0000 0000 0001	0001	1
零点	0 0000 0000 0000	0000	0

注明：当输入量程为 0~10V 时，即为单极性输入（输入信号只允许在正端范围变化），下面以标准 C（即 ANSI C）语法公式说明如何将原码数据换算成电压值：

0~10V 量程： $Volt = (10000.00/8192) * (ADBuffer[0] \&0x1FFF);$

第二节、AD 单通道与多通道采集时的数据排放顺序

不管是单通道，还是多通道，其每个16Bit采样数据点均由两个字节构成，即第一个采样点由第一个字节和第二个字节分别构成该采样点的低8位和高8位。第二个采样点由第三个字节和第四个字节分别构成其低8位和高8位，其他采样点依此类推。

一、**单通道** 当采样通道总数（ADPara.LastChannel - ADPara.FirstChannel+ 1）等于1时(即首通道等于末通道)，则为单通道采集。即ADBuffer缓冲区中存放的采样数据全部为1个通道的。

二、**多通道** 当采样通道总数（ADPara.LastChannel - ADPara.FirstChannel + 1）大于1时(即首通道不等于末通道)，则为多通道采集。即ADBuffer缓冲区中存放的采样数据依次循环对应各个通道。

举例说明，假设AD的以下硬件参数取值如下：

ADPara. FirstChannel = 0;

ADPara. LastChannel = 2;

第一个点属于通道AI0的第1个点，

第二个点属于通道AI1的第1个点，

第三个点属于通道AI2的第1个点，
 第四个点属于通道AI0的第2个点，
 第五个点属于通道AI1的第2个点，
 第六个点属于通道AI2的第2个点
 第七个点属于通道AI0的第3个点，
 第八个点属于通道AI1的第3个点，
 第九个点属于通道AI2的第3个点.....

则采样的AD数据在ADBuffer缓冲区中的排放顺序为：0、1、2、0、1、2、0、1、2、0、1、2.....其他情况依此类推。

第三节、DA 模拟量输出数据格式

一、DA单极性输出时的数据格式

如下表所示：

输入	DA原始码(二进制)	DA原始码(十六进制)	DA原始码(十进制)
正满度	1111 1111 1111	FFF	4095
正满度-1LSB	1111 1111 1110	FFE	4094
中间值+1LSB	1000 0000 0001	801	2049
中间值	1000 0000 0000	800	2048
中间值-1LSB	0111 1111 1111	7FF	2047
零点+1LSB	0000 0000 0001	001	1
零点	0000 0000 0000	000	0

注明：当输出量程为 0~5V、0~10V 时，即为单极性输出。假定输出的电压值为 Volt(单位为 mV)，写向设备的 DA 原始码为 nDADData，则换算关系如下：（注意上限不能超过 4095）

0~5V量程时： $nDADData = Volt / (5000.00/4096)$;

0~10V 量程时： $nDADData = Volt / (10000.00/4096)$;

二、DA双极性电压输出的数据格式

如下表所示：

输入	DA原始码(二进制)	DA原始码(十六进制)	DA原始码(十进制)
正满度	1111 1111 1111	FFF	4095
正满度-1LSB	1111 1111 1110	FFE	4094
中间值+1LSB	1000 0000 0001	801	2049
中间值（零点）	1000 0000 0000	800	2048
中间值-1LSB	0111 1111 1111	7FF	2047
负满度+1LSB	0000 0000 0001	001	1
负满度	0000 0000 0000	000	0

注明：当输出量程为±5V、±10V 时，即为双极性输出。假定输出的电压值为 Volt(单位为 mV)，写向设备的 DA 原始码为 nDADData，则换算关系如下：（注意上限不能超过 4095）

±5V量程时： $nDADData = Volt / (10000.00/4096) + 2048$;

±10V量程时： $nDADData = Volt / (20000.00/4096) + 2048$;

第七章 减法计数器功能

方式0—计数结束产生中断

当采用该方式工作时，当赋初值后，若门控信号GATE为高电平时，计数器马上开始作减1计数，计数器输出OUT变成低电平，当计数结束即计数器的值变为0时，计数器输出OUT变成高电平，并且一直保持到重新装入初值或复位时为止。如果对正在做计数的计数器装入一个新值，则计数器又从新装入的计数值开始，重新作减量计数。可用门控端GATE控制计数，当GATE=0时，禁止计数，当GATE=1时，允许计数。

输出端OUT由低变高可以用来作为中断请求信号。

时序图如图1所示。

Mode 0

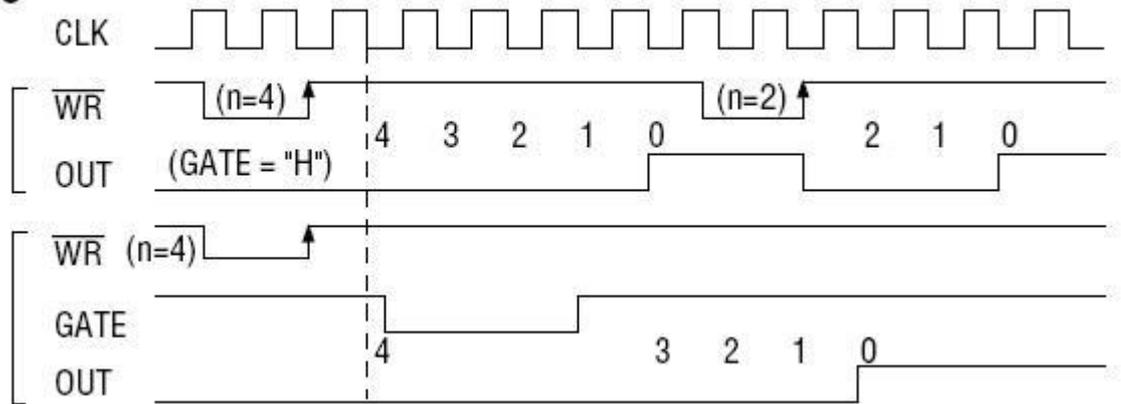


图1

方式1—可编程单次脉冲方式

该方式要在门控信号GATE作用下工作。当装入计数初值n之后，输出OUT变成高电平，要等GATE有上升沿时开始计数，此时输出OUT变成低电平，当计数结束即计数到0时，输出OUT又变成高电平，即输出单次脉冲的宽度由装入的计数初值n来决定。如当前操作还未完，又有一次GATE上升沿时，则停止当前计数，又重新从n开始计数，这时输出单次脉冲就被加宽。当计数器减量计数未到零时，又装入一个新的计数值n1，则这个新值，只有当GATE上升沿时，计数器才从n1开始计数。

时序图如图2所示。

Mode 1

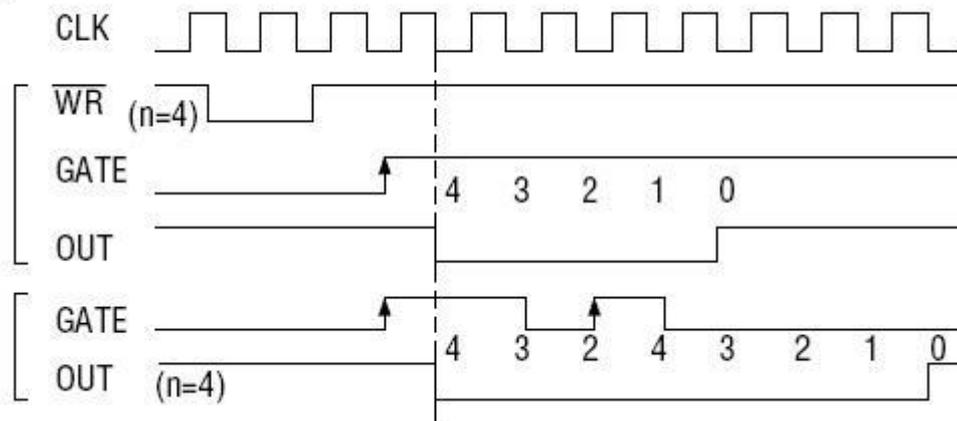


图2

方式2—频率发生器方式

设置此方式后, 计数器装入初始值n, 从 (n-1) 开始计数, OUT变高电平, 减到0时OUT变低电平。经过一个CLK周期, OUT恢复高电平, 且计数器又自动装入初值n, 重新从 (n-1) 开始计数。因此输出端将不断输出负脉冲, 其宽度等于一个时钟周期, 两负脉冲间的时钟个数等于计数器装入的初始值。当GATE=0时, 禁止计数, 当GATE=1时, 允许计数。若计数中改变初值, 下次有效。

时序图如图3所示。

Mode 2

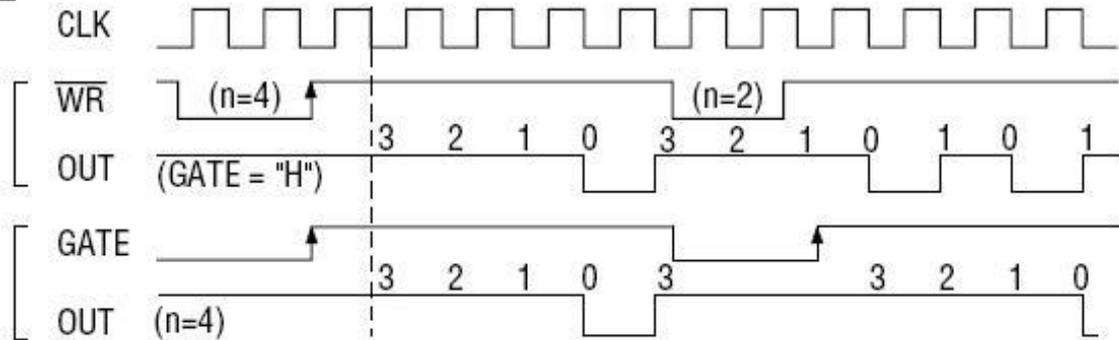


图3

方式3—方波频率发生器方式

与方式2类似, 当装入一个计数器初值n后, 从 (n-1) 开始计数, 在GATE信号为高电平时启动计数, 定时/计数器此时作减1计数, 大于计数初值的半值时, 输出OUT一直保持高电平, 而在小于计数初值的半值时, 输出OUT就变成低电平。若计数初值n为偶数, 输出为1: 1的方波; 若计数初值n为奇数, 则在前 (n+1)/2个计数期间, 输出保持高电平; 在后 (n-1)/2个计数期间, 输出保持低电平, 即OUT输出的高电平比低电平多一个时钟周期。若计数中改变初值, 下次有效。当GATE=0时, 禁止计数, 当GATE=1时, 允许计数。

时序图如图4所示。

Mode 3

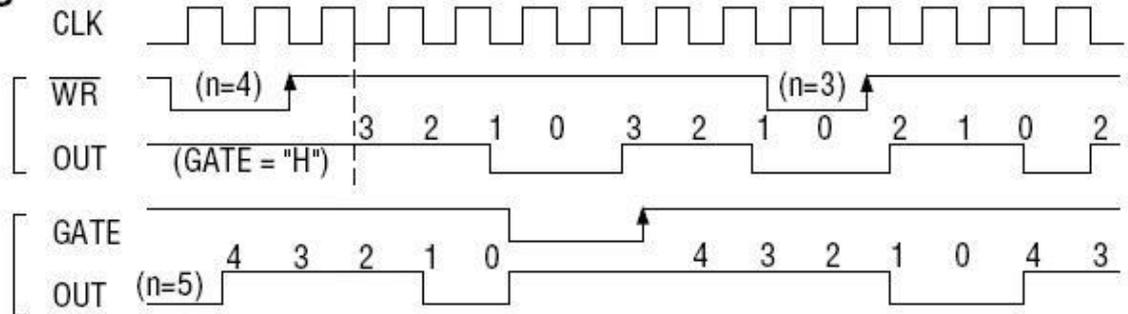


图4

方式4—软件触发选通方式

当采用该方式工作时, 当装入一个计数器初值n后便开始计数, 输出OUT即变为高电平, 当计数到0后 (即计数结束), 便立即在输出端送出一个宽度等于一个时钟周期的负脉冲。如果在一次计数期间, 装入了一个新的计数值, 则立即有效。当GATE=0时, 禁止计数; 当GATE=1时, 允许计数。

时序图如图5所示。

Mode 4

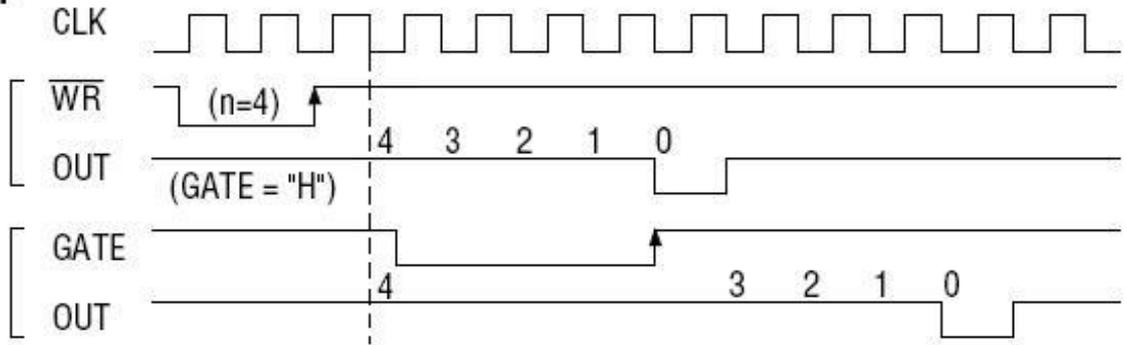


图5

方式5—硬件触发选通方式

当采用该方式工作时，在GATE信号的上升沿才启动计数器开始计数(所以称之为硬件触发)，输出OUT一直保持高电平，当计数到0时，输出一个宽度等于时钟周期的负脉冲。此后可用GATE信号的上升沿重新触发，便又从初值开始计数，计数期间，输出又一直保持高电平。当计数器减量计数未到达零时，又装入一个新的计数值 $n1$ ，则这个新值，只有当GATE上升沿时，计数器才从 $n1$ 开始计数。

时序图如图6所示。

Mode 5

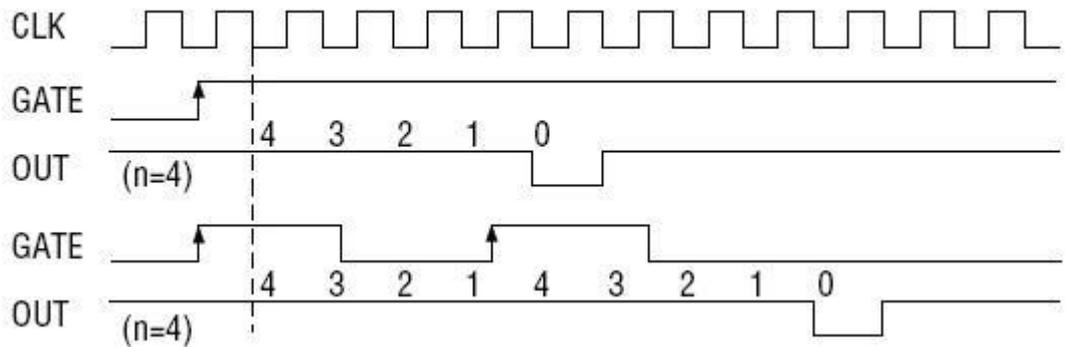


图6

第八章 产品的应用注意事项、校准、保修

第一节、注意事项

在公司售出的产品包装中, 用户将会找到这本说明书和PCI8932板, 同时还有产品质保卡。产品质保卡请用户务必妥善保存, 当该产品出现问题需要维修时, 请用户将产品质保卡同产品一起, 寄回本公司, 以便我们能尽快的帮用户解决问题。

在使用PCI8932板时, 应注意PCI8932板正面的IC芯片不要用手去摸, 防止芯片受到静电的危害。

第二节、AD 模拟量输入的校准

产品出厂时已经校准, 只有当用户使用一段时间后, 或者改变原来的量程设置时及用户认为需要时才做校准。下面以±10V量程为例, 说明校准过程:(其他量程同理)

准备一块5位半精度以上数字电压表, 安装好该产品, 打开主机电源, 预热15分钟。

1) 零点校准: 选模拟输入的任意一个通道, 比如AI0通道, 其他通道都接地, 将AI0接0伏, 在Windows下运行PCI8932高级程序, 选择0通道, 调整RP2使AI0通道的采样值约等于0伏。

2) 满度校准: 选模拟输入的任意一个通道, 比如AI0通道接正满度电压9995.11毫伏, 其他通道都接地, 在Windows下运行PCI8932高级程序, 选择0通道, 调整RP1使AI0通道的采样值接近后等于9995.11毫伏。

3) 重复以上步骤, 直到满足要求为止。

第三节、DA 模拟量输出的校准

在进行校准前请按《[DA模拟量输出跳线器设置](#)》章节的说明设置DA的输出量程范围, 以±10V量程为例, 说明校准过程:(其他量程同理)

1) 将数字电压表的地线与37芯D型插头CN1中的任意模拟地(AGND)相接, 电压表的输入端与需要校准的DA通道相连接。在Windows下运行PCI8932测试程序, 选择DA输出检测。

2) 将D/A输出设置为0V, 通过调整零点电位器 (RP4、RP7、RP3、RP8), 使相应的D/A输出为0.000V。

3) 将D/A输出设置为9995.11mV, 通过调整满度电位器 (RP6、RP9、RP5、RP10), 使相应的D/A输出为9995.11mV。

4) 重复以上2)、3) 步骤, 直到满足要求为止。

第四节、DA 使用说明

演示程序中的波形输出不能进行等时间间隔的连续输出, 主要目的是测试DA输出的强度。

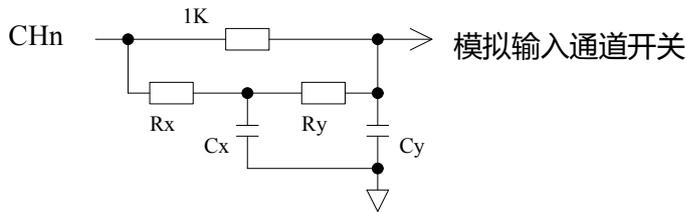
第五节、保修

PCI8932自出厂之日起, 两年内凡用户遵守运输, 贮存和使用规则, 而质量低于产品标准者公司免费修理。

附录：PC8932 配接 PCI2319JD 端子板使用说明

PCI2319JD端子板由接线端子、模拟输入滤波网络组成。

将PCI2319JD板的XS1与PCI8932板的CN1相接，PCI2319JD板的XS2与PCI8932板的P1相接，PCI2319JD板的XS3与PCI8932板的P2相接，PCI2319JD板上接线端子的名称与PCI8932的 CN1、P1、P2所对应的管脚完全一致。开关量输入、输出和模拟量输出在PCI2319JD板上是直接和端子相连的，模拟输入信号接到接线端子上后,信号经过1K Ω 电阻连接到模拟开关上,出厂时这个电阻将滤波网络短路,即跨接到RC π 型滤波网络两端。需要采集的模拟输入信号要使用低通滤波网络滤除干扰时,应根据干扰信号的频率分量,由用户确定和安装Cx、Cy、Rx、Ry,位置请看端子板的白字标注。安装前,应先拆除出厂时装焊的1K电阻。参见下图。



PCI2319JD端子板结构图

